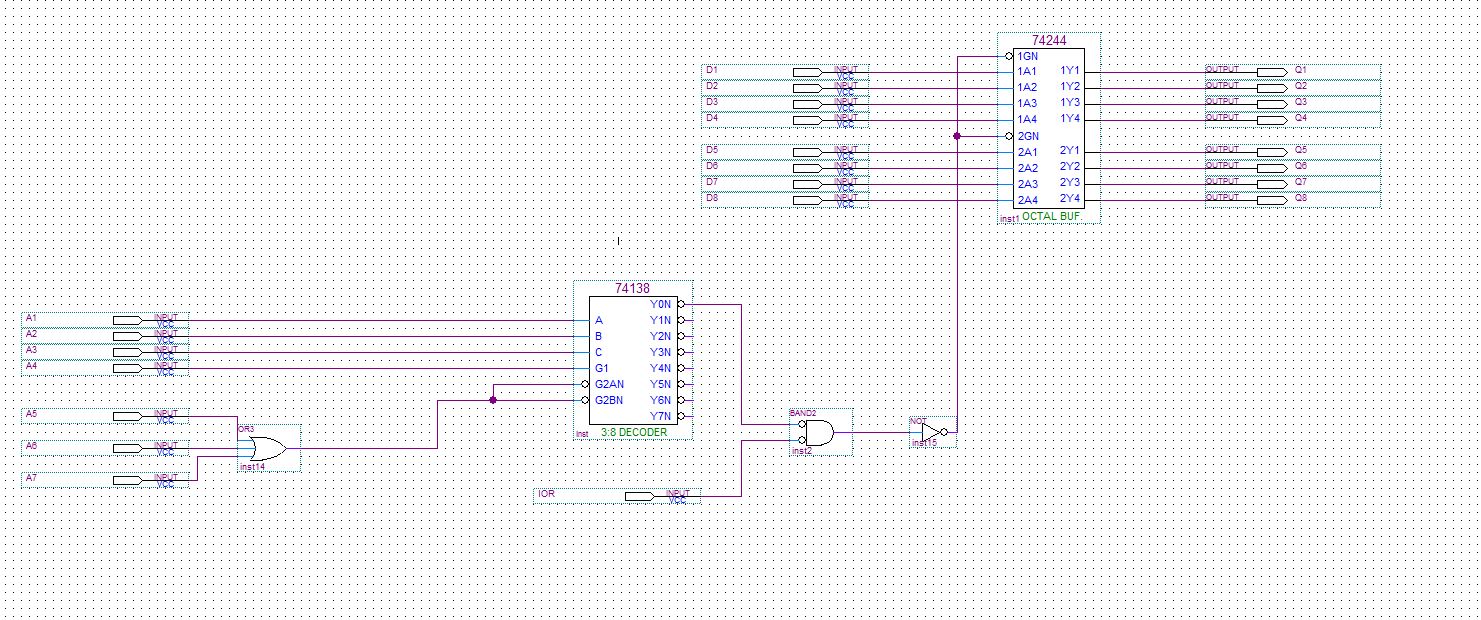
实验2：手动数字量输入与无条件输入端口的构成

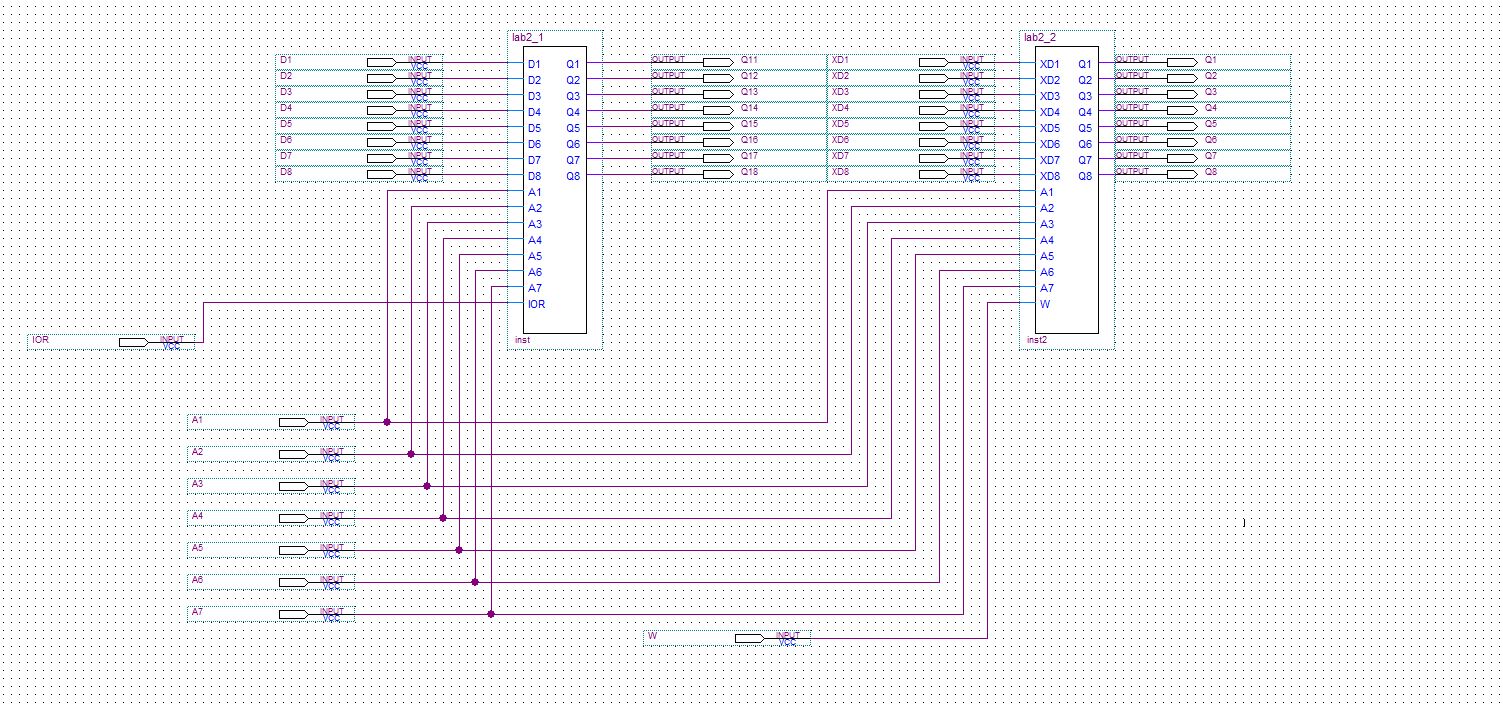
1711348 李时 1711361 刘炼

# 实验电路

无条件输入端口的地址译码：



总的地址译码电路：

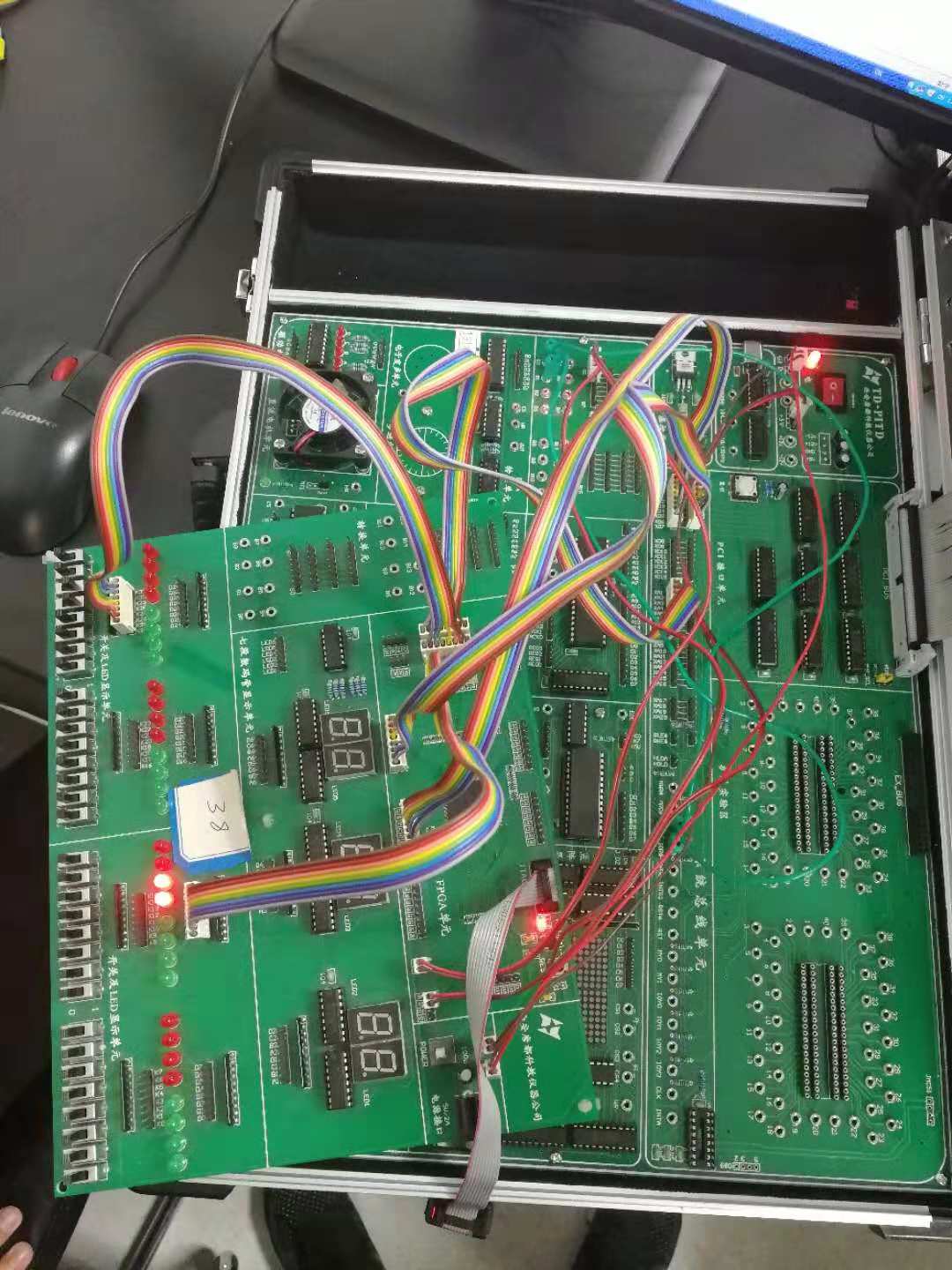


# 实验电路连接及结果展示

* 电路连接方法：

将实验箱上的IOR、IOW经过转换单元进行转换，然后将其与实验箱的地址线的A1至A7一起作为JATG芯片的输入，用来进行地址译码以及无条件输入输出的控制信号，之后将无条件输入端口的输出和无条件输出端口的输入接到实验箱的D0-D7即可完成实验电路的连线。

* 结果及电路展示：



# 实验程序代码

实验3的循环程序：

1. #include <stdio.h>
2. #include <stdlib.h>
3. #include <conio.h>
4. #include <bios.h>
5. #include <ctype.h>
6. #include <process.h>
7. **void** key(**void**);
9. **void** main()
10. {
11. **char** a = '0';
12. **while**(1)
13. {
14. a = inp(0x3010);
15. printf("%c",a);
16. a = a<<1;
17. outp(0x3010, a);
18. }
19. key();
20. }
22. **void** key(**void**)
23. {
24. **if** (bioskey(1) != 0)
25. {
26. exit(0);
27. }
28. }